

総合情報処理センター 研究開発報告
(2016年1月～2016年12月)

論文・著書・報告・解説等

- 竹内淑伶, “Hiroin ID の申請について,” HIROIN, No. 33, pp.5-8, 2016年3月
- 佐藤友暁, “総合情報処理センター実習室のレイアウトの検討,” HIROIN, No. 33, pp.13-16, 2016年3月
- 竹内淑伶, “電子マネー対応プリンタ Pico-Print の利用方法について,” HIROIN, No. 33, pp.19-20, 2016年3月
- 佐藤友暁, “国際相互無線 LAN 接続サービス eduroam,” HIROIN, No. 33, pp.21-26, 2016年3月
- T. Sato, S. Chivapreecha and P. Moungnoul, “A Connection Block Implemented in the RTL Design for Delay Time Equalization of Wave-Pipelining,” *Journal of Systemics, Cybernetics and Informatics*, vol. 14, no. 1, pp. 49-54, Apr. 2016.
- T. Sato, S. Chivapreecha, P. Moungnoul and K. Higuchi, “RCA on FPGAs Designed by the RTL Design Methodology and Wave-Pipelined Operation,” *Proc. of ECTI-CON 2016*, pp. 1251.1-1251.6, Jun. 2016.
- K. Hanabusa, K. Higuchi, T. Sato and K. Jirasereeamornkul, “Approximate 2-Degree-of-Freedom Control of a Class-D Amplifier Using FPGA,” *Proc. of ECTI-CON 2016*, pp. 1152.1-1152.6, Jul. 2016.
- T. Sato, S. Chivapreecha, P. Moungnoul and K. Higuchi, “Proposal of an Automatic Running AP in Wireless LANs for the Maximization of the Throughput,” *Proc. of CreTech 2016*, pp. 9-11, Aug. 2016.
- 佐藤友暁, 須藤勝弘, 小倉広実, 竹内淑伶, 葛西真寿, “MAC アドレス認証システムを用いた次世代ファイアウォールの運用体制構築,” 第20回学術情報処理研究集会発表論文集, pp. 43-36, 2016年9月
- T. Sato, S. Chivapreecha, P. Moungnoul and K. Higuchi, “Designing a Firewall Unit on the FPGA Composed of Selectors,” *Proc. of SISA 21016*, pp. 53-58, Sep. 2016.
- T. Sato, S. Chivapreecha, P. Moungnoul and K. Higuchi, “An FPGA Architecture for ASIC-FPGA Co-Design to Streamline Processing of IDSs,” *Proc. of CTS 2016*, pp. 412-417, Nov. 2016.

講演・口頭発表

- 須藤勝弘, “弘前大学における学外通信監視とネットワーク接続機器の特定,” 国立大学法人情報処理センター等担当者技術研究会, 宮崎大学木花キャンパス, 2016年9月

外部資金

- 佐藤友暁, “自己修復機能による高速・低消費電力設計対応 IPS プロセッサ開発と標的型攻撃の防御,” 科学研究費補助金 基盤研究(C) 情報セキュリティ, 総額 4,550 千円, 2016年4月から

2019年3月

- 佐藤友暁, “配線による遅延調整手法を用いたホストベース IPS プロセッサの開発と検知回路最適化,” 科学研究費補助金 基盤研究(C) 情報セキュリティ, 総額 4,810 千円, 2013年4月から 2017年3月 (延長)